

## СЕМИНАР

## «Средства и маршруты проектирования сложных цифровых и аналоговых устройств на печатных платах»

Семинар посвящен вопросам проектирования и моделирования сложных цифровых и аналоговых печатных плат (ПП).

## ПРОГРАММА СЕМИНАРА

## 1 ДЕНЬ

Время	Темы выступления	Докладчики
9:30 – 10:00	Регистрация участников	
10:00 – 10:15	Вступительное слово о семинаре	д.т.н. Владимир Николаевич Ланцов, ВлГУ, кафедра ВТ
10:15 – 10:30	Возможности дизайн-центра ПП	Вячеслав Степанович Кухарук, ВлГУ, кафедра ВТ
10:30 – 10:40	Обзор решений компании Mentor Graphics	к.т.н. Андрей Львович Лохов, Директор ЗАО «Мегратег»
10:40 – 11:40	Маршрут проектирования ИС компании Mentor Graphics	Алексей Васильевич Рабоволук, ведущий специалист ЗАО «Мегратег»
11:40 – 13:00	Маршрут проектирования ПП компании Mentor Graphics	Александр Анатольевич Филиппов, ведущий специалист ЗАО «Мегратег»
13:00 – 13:30	КОФЕ-БРЕЙК	
13:30 – 14:00	Маршрут интеграции ПЛИС и ПП	Илья Протягов, ВлГУ, кафедра ВТ
14:30 – 15:10	Технологические и конструкторские особенности разработки стека многослойных ПП с учетом контроля импеданса проводников	Вячеслав Степанович Кухарук, ВлГУ, кафедра ВТ
15:10 – 15:30	Уменьшение себестоимости ПП	Вячеслав Степанович Кухарук, ВлГУ, кафедра ВТ
15:30 – 16:00	Обзор стеков и переходных отверстий для ПП повышенной плотности (HDI)	Игорь Юрьевич Куров, ВлГУ, кафедра ВТ
16:00 – 16:30	Методология трассировки ПП с BGA-корпусами повышенной плотности	Игорь Юрьевич Куров, ВлГУ, кафедра ВТ
16:30 – 17:00	Моделирование высокоскоростной передачи данных стандарта 10G Ethernet на ПП с использованием САПР HyperLynx и ADS	Мария Игоревна Белоусова, ВлГУ, кафедра ВТ

## 2 ДЕНЬ

Время	Темы выступления	Докладчики
10:00 – 10:20	Центр микроэлектронного проектирования и обучения кафедры вычислительной техники ВлГУ	Евгений Витальевич Галичев, ВлГУ, кафедра ВТ
10:20 – 11:30	Решения Cadence для разработки печатных плат	Анатолий Владимирович Сергеев, технический эксперт ООО «Оркада»
11:30 – 13:00	Решения ANSYS в области электромагнетизма	Анатолий Владимирович Сергеев, технический эксперт ООО «Оркада»
13:00 – 13:30	КОФЕ-БРЕЙК	
13:30 – 14:00	Расчёт виброустойчивости ПП в системе конечно-элементного анализа ANSYS	к.т.н. Виктор Александрович Ухин, ОАО «ВКБР»
14:00 – 14:30	Обеспечение тепловых режимов радиоэлектронных средств с использованием системы конечно-элементного анализа ANSYS	к.т.н. Виктор Александрович Ухин, ОАО «ВКБР»
14:30 – 15:00	Маршрут разработки топологии ЗИС с использованием САПР Cadence	Александр Александрович Плетнёв, ВлГУ, кафедра ВТ
15:00 – 16:00	Методология автоматизированного проектирование РЧ-трактов с использованием САПР ADS	к.т.н. Александр Сергеевич Меркутов, ВлГУ, кафедра ВТ

### Место проведения:

г. Владимир, ул. Горького 87, «Владимирский государственный университет имени Александра Григорьевича и Николая Григорьевича Столетовых» (ВлГУ), 1 корпус, 211 ауд. (2 этаж).

Стоимость участия: Бесплатно

Время проведения: 2-3 февраля 2016

10:00–17:00, начало регистрации – с 9:30. **Предварительная регистрация обязательна, количество мест ограничено.** Убедитесь в получении подтверждения об участии!

### Контакты:

Кухарук Вячеслав Степанович, тел. 8 (920) 900-12-15, [kuharuk@skat-pro.com](mailto:kuharuk@skat-pro.com)

